

ĐƠN VỊ: ĐƠN ĐIỆN TỬ MẠI TỈNH-TRƯỜNG ĐIỆN TỬ

TT	Hệ	Khóa	Lớp	Nhóm	SL HS- SV	Học phần/ Môn học	Ngày học \ Ca học - phòng học								Giáo viên	Ghi chú						
							Thứ 2		Thứ 3		Thứ 4		Thứ 5				Thứ 6		Thứ 7		CN	
							Ca	Phòng	Ca	Phòng	Ca	Phòng	Ca	Phòng			Ca	Phòng	Ca	Phòng	Ca	Phòng
20	CD-ĐH	11	ĐT1	1	40	Vi mạch số LTVi mạch số LT											P.T.Q. Trang					
21	CD	19	DTT1	2	21	CAD trong ĐTCAD trong ĐT							2	1302A1			P.T.Q. Trang	Dạy đến 16h45'				
22	CĐ	19	ĐT4	1/2	30	Thiết kế mạch bằng mt								1	1306A1	1	1303A1	P.T.Q. Trang				
23	CĐ	19	ĐT4	1/2	30	Thiết kế mạch bằng mt								2	1306A1			P.T.Q. Trang				
24	ĐH	11	ĐT6	2/3	25	KT lập trình nhúng	1	1305A1										Đ.T.P. Mai				
25	ĐH	11	ĐT8	3/3	25	KT lập trình nhúng								1	1304A1			Đ.T.P. Mai				
26	CĐ	18	ĐT1	1/2		KT vi xử lýKT vi xử lý												Đ.T.P. Mai				
27	CĐ	18	ĐT1	2/2		KT vi xử lýKT vi xử lý								2	1304A1			Đ.T.P. Mai				
28	ĐH	11	CĐT1			KT Vi điều khiển				1	1305A1							N.A. Dũng				
29	ĐH	11	CĐT1			KT Vi điều khiển				2	1305A1							N.A. Dũng				
30	ĐH	11	CĐT1			KT Vi điều khiển					1	1305A1						N.A. Dũng				
31	ĐH	11	CĐT2			KT Vi điều khiển					2	1305A1						N.A. Dũng				
32	ĐH	11	CĐT2			KT Vi điều khiển							1	1305A1				N.A. Dũng				
33	ĐH	11	CĐT2			KT Vi điều khiển							2	1305A1				N.A. Dũng				
34	ĐH	11	CĐT3			KT Vi điều khiển			1	1305A1								N.A. Dũng				
35	ĐH	11	CĐT3	2/2	38	KT Vi điều khiển			2	1305A1								N.A. Dũng				
36	ĐH	11	CĐT3	2/2	38	KT Vi điều khiển	2	1302A1										N.A. Dũng				
37	CĐ	19	ĐT1	1/2	25	TKMĐT bằng MT					1	211bA7						N.V.Tùng	bù kết thúc			
38	CĐ	19	ĐT3	2/2	25	TKMĐT bằng MT	1	211bA7	1	211bA7								N.V.Tùng				
39	CĐ	19	ĐT3	2/2	25	TKMĐT bằng MT	2	211bA7	2	211bA7	2	211bA7						N.V.Tùng				
40	ĐH	10	ĐT9	1/3	25	KT LTNKT LTNKT LTN	3	1305A1										H.M. Đào				

ĐƠN VỊ: ĐƠN ĐIỆN TỬ MẠT HÌNH-NHỮA ĐIỆN TỬ

TT	Hệ	Khóa	Lớp	Nhóm	SL HS- SV	Học phần/ Môn học	Ngày học \ Ca học - phòng học								Giáo viên	Ghi chú						
							Thứ 2		Thứ 3		Thứ 4		Thứ 5				Thứ 6		Thứ 7		CN	
							Ca	Phòng	Ca	Phòng	Ca	Phòng	Ca	Phòng			Ca	Phòng	Ca	Phòng	Ca	Phòng
41	ĐH	10	ĐTTT1	3/3	25	KT lập trìnhKT lập trình						1	1304A1						H.M. Đào			
42	ĐH	10	ĐTTT2	2/2	25	KT lập trìnhKT lập trình				2	1505A1								H.M. Đào			
43	ĐH	10	ĐT1	1/3	25	KT Vi xử lýKT Vi xử lý					1	1304A1							P.V. Chiến			
44	ĐH	10	ĐT2	1/3	25	KT Vi xử lýKT Vi xử lý					2	1304A1							P.V. Chiến			
45	ĐH	12	ĐT1	1/2	25	KT Vi điều khiển					3	1302A1							P.V. Chiến			
46	ĐH	11	ĐT3	1/3	25	KT lập trình nhúng					1	1305A1							D.T. Hằng			
47	ĐH	11	ĐT3	3/3	25	KT lập trình nhúng						2	1304A1						D.T. Hằng			
48	ĐH	10	ĐT5	3/3	25	KT Vi xử lýKT Vi xử lý							1	1304A1					D.T. Hằng			
49	ĐH	10	ĐT5	3/3	25	KT Vi xử lýKT Vi xử lý							2	1304A1					D.T. Hằng			
50	ĐH	10	ĐT4	1/3	25	KT lập trình nhúng					2	1305A1							D.T. Hằng			
51	ĐH	11	ĐT1	3/3	25	KT lập trình nhúng	2	1304A1											D.T. Hằng			
52	ĐH	11	ĐT1	3/3	25	KT lập trình nhúng				1	1304A1								D.T. Hằng			
53	CĐ	19	ĐT4	2/2	30	Thiết kế mạch bằng mt					3	1303A1	3	1303A1	3	1303A1	1	1302A1	1	1302A1	D.T. Hằng	
54	CĐ	19	ĐT4	2/2	30	Thiết kế mạch bằng mt											2	1302A1	2	1302A1	D.T. Hằng	
55	CĐ	19	ĐT4	1/2	30	Thiết kế mạch bằng mt	3	1303A1	3	1303A1										D.T. Hằng		