

THIẾT KẾ VI MẠCH SỐ SỬ DỤNG NGÔN NGỮ MÔ TẢ PHẦN CỨNG

DIGITAL CIRCUIT DESIGN USING HARDWARE DESCRIPTION LANGUAGE

Nguyễn Trọng Hiếu

Lớp CNKTĐT1-K6, Khoa Điện tử, Đại học Công nghiệp Hà Nội

Nguyễn Thị Ánh Tuyết, Nguyễn Thị Việt Trinh

Trần Văn Thuần, Vũ Văn Thắng

Lớp CNKTĐT1-K7, Khoa Điện tử, Đại học Công nghiệp Hà Nội

GVHD: ThS. Tống Văn Luyện

Khoa Điện tử, Đại học Công nghiệp Hà Nội

TÓM TẮT

Bài báo trình bày phương pháp thiết kế vi mạch số sử dụng ngôn ngữ mô tả phần cứng. Dựa trên phương pháp này, nhóm tác giả nghiên cứu và thiết kế một số vi mạch số ứng dụng trên FPGA.

ABSTRACT

In this paper, the method of digital circuit design using hardware description language has been presented. Basing on this method, authors have designed and implemented some applied digital circuits on FPGA.